



N° de certificat : UC-ee6815e7-798e-4761-8018-207d3374d7f7

Url du certificat : ude.my/UC-ee6815e7-798e-4761-8018-207d3374d7f7

Numéro de référence : 0004

CERTIFICAT DE FIN DE FORMATION

Introduction to VHDL for FPGA and ASIC design

Formateurs **Scott Dickson**

NADA BAJJOU

Date **21 juillet 2025**

Longueur **9.5 heures au total**