



Sertifika no: UC-53a671ff-5adb-4e1a-a524-70f6837f52d8

Sertifika URL'si: ude.my/UC-53a671ff-5adb-4e1a-a524-70f6837f52d8

Referans Numarası: 0004

BİTİRME SERTİFİKASI

Verilog ile FPGA Tasarimina Giris Dersi

Eğitmenler **Fatih Ilig**

Yunus Emre İğret

Tarih **28 Kasım 2022**

Uzunluk **Toplam 5 saat**