udemy

№ сертификата: UC-06fca725-0a8e-49cd-bbf1-47cf3e7d5aa7
URL сертификата: ude.my/UC-06fca725-0a8e-49cd-bbf1-47cf3e7d5aa7
Номер документа: 0004

СЕРТИФИКАТ ОБ ОКОНЧАНИИ

Introduction to VHDL for FPGA and ASIC design

Преподаватели **Scott Dickson**

Artem Chornyi

Дата **21** декабря **2023** г.
Длительность **9.5 total hours**